

役名職名	氏名	略歴
代表取締役	和田 隆 わだ たかし 神奈川県出身 昭和38年2月10日	<p>昭和63年03月 横浜国立大学大学院工学研究科（金属材料系） 卒業</p> <p>昭和63年04月 日本電気株式会社入社（東証プライム：6701） DRAM 前工程・成膜プロセスを経験 国内半導体φ8 インチ量産ライン、米国半導体φ8 インチ量産ライン立ち上げを担当</p> <p>平成14年11月 NEC エレクトロニクス株式会社（東証プライム：6701） システムLSI 前工程・成膜プロセスを経験 国内半導体φ12 インチ試作ライン（90nm）の立ち上げを担当</p> <p>平成22年04月 ルネサスエレクトロニクス株式会社（東証プライム：6723） テストウェーハ製作を経験 φ12 インチ試作ラインでのテストウェーハ製作及び外部への販売を担当</p> <p>平成23年04月 ティーイーアイソリューションズ株式会社 半導体・MEMS 向けテストウェーハを経験</p> <p>令和05年12月 PHT株式会社 技術統括室 執行役員就任（現任） 東アジア・東南アジアのグローバルなビジネスを展開</p>